



PATENT ABSTRACTS OF JAPAN

(11) Publication number: **06189158 A**

(43) Date of publication of application: 08.07.94

(51) Int. Cl. H04N 5/16

(21) Application number: 04336099

(22) Date of filing: 16.12.92

(71) Applicant: TOSHIBA CORP TOSHIBA AVE
CORP

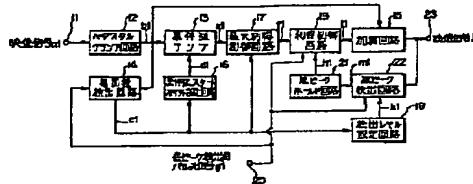
(72) Inventor: **SUMIYOSHI HAJIME**

(54) BLACK EXTENSION CIRCUIT

(57) Abstract:

PURPOSE: To set the black extension start amplifier of a black extension amplifier corresponding to the ratio of a dark part in a video signal, to control the gain of a gain control circuit and further to set the maximum value of a differentiated gain as well.

CONSTITUTION: A black area detection circuit 14 detects an area lower than a prescribed voltage V_X in a pedestal clamped video signal b_1 (the ratio of a period lower than the voltage V_X occupied in a video period) and supplies a black area detection signal c_1 of this detected result to a black extension start point setting circuit 16, maximum gain control circuit 17 and detection gain setting circuit 18. Thus, the black extension start point of a black extension amplifier 13 is set corresponding to the ratio of the dark part in the video signal, the gain of a gain control circuit 19 is controlled and further, the maximum value of the differentiated gain can be set as well.



COPYRIGHT: (C)1994,JPO&Japio

(51)Int.Cl.⁵

H 0 4 N 5/16

識別記号 庁内整理番号

A

F I

技術表示箇所

審査請求 未請求 請求項の数1(全8頁)

(21)出願番号 特願平4-336099

(22)出願日 平成4年(1992)12月16日

(71)出願人 000003078

株式会社東芝

神奈川県川崎市幸区堀川町72番地

(71)出願人 000221029

東芝エー・ブイ・イー株式会社

東京都港区新橋3丁目3番9号

(72)発明者 住吉 肇

東京都港区新橋3丁目3番9号 東芝エー・ブイ・イー株式会社内

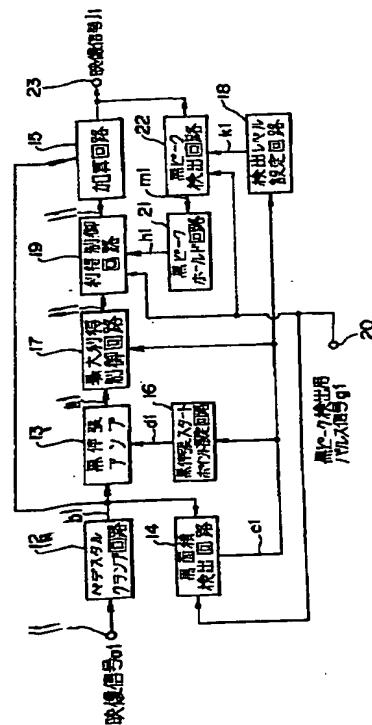
(74)代理人 弁理士 伊藤 進

(54)【発明の名称】 黒伸張回路

(57)【要約】

【目的】映像信号の暗い部分の割合に応じて、黒伸張アンプの黒伸張スタートポイントを設定するとともに、利得制御回路の利得を制御し、さらに、微分利得の最大値も設定できるようとする。

【構成】黒面積検出回路14は、ペデスタルクランプされた映像信号b1に対して所定の電圧VX以下となる面積(映像期間に占める電圧VX以下となる期間の割合)を検出し、この検出結果の黒面積検出信号c1を黒伸張スタートポイント設定回路16、最大利得制御回路17及び検出レベル設定回路18に供給している。これにより、映像信号の暗い部分の割合に応じて、黒伸張アンプの黒伸張スタートポイントを設定するとともに、利得制御回路の利得を制御し、さらに、微分利得の最大値も設定できる。



【特許請求の範囲】

【請求項1】供給される映像信号の直流再生を行い、ペデスタルクランプを行うペデスタルクランプ回路と、このペデスタルクランプ回路からのペデスタルクランプされた映像信号の映像期間に対して、所定の電圧よりも黒側にある期間の割合を検出する黒面積検出回路と、この黒面積検出回路の検出結果に基づいて黒伸張スタートポイントの電圧を設定する黒伸張スタートポイント設定回路と、

前記ペデスタルクランプ回路からの映像信号の映像期間に対して、前記黒伸張スタートポイント設定回路が設定する黒伸張スタートポイントの電圧よりも黒側の映像信号のみ黒側に増幅する黒伸張アンプと、

前記黒面積検出回路の検出結果に基づいて、前記黒伸張アンプからの黒側に増幅された映像信号の黒ピーク期間の最大利得を制御する最大利得制御回路と、

この最大利得制御回路からの黒ピーク期間の最大利得が制御された映像信号に対して利得制御を行う利得制御回路と、

この利得制御回路からの利得制御された映像信号と、前記ペデスタルクランプ回路からのペデスタルクランプされた映像信号とを加算する加算器と、

前記黒面積検出回路の検出結果に基づいて黒ピーク検出レベルを設定する検出レベル設定回路と、

前記加算器が output する映像信号の映像期間におけるレベルと検出レベル設定回路が設定する黒ピーク検出レベルとの比較を行い、該加算器が output する映像信号の映像期間におけるレベルが、黒ピーク検出レベルよりも黒側にある期間を検出する黒ピーク検出回路と、

この黒ピーク検出回路の検出結果が期間が一定の比率となるように前記利得制御回路の利得を制御する黒ピークホールド回路とを具備したことを特徴とする黒伸張回路。

【発明の詳細な説明】

【0001】

【産業上の利用分野】本発明は、カラーテレビジョン受像機等に用いられる映像信号の黒レベルのばらつきを補正する黒伸張回路に係り、特に暗い映像に対しても適切な黒レベルのばらつき補正を行える黒伸張回路に関する。

【0002】

【従来の技術】一般に、カラーテレビジョン受像機においては、映像信号の黒レベルのばらつきを補正するために、黒伸張回路を設けている。

【0003】図3はこのような従来の黒伸張回路のブロック図を示している。

【0004】図3において、符号71は映像增幅回路からの映像信号a2が導かれる入力端子であり、入力端子71に導かれた映像信号a2は、ペデスタルクランプ回路72に供給される。ペデスタルクランプ回路72は、供給される映像信号a2の直流再生を行い、ペデスタル

レベルを所定の値の電圧VCL2にクランプし、ペデスタルクランプされた映像信号b2として黒伸張アンプ73及び加算器74の第1の入力端子に供給する。

【0005】黒伸張アンプ73は、ペデスタルクランプされた映像信号b2に対して所定の電圧VSL2 (VSL2 = VCL2 + 50IREユニット、但し、1IREユニットは、1/100 [V]を示している。)よりも黒側の映像信号のみ増幅し映像信号c2として、利得制御回路75に供給する。

10 【0006】利得制御回路75は、入力端子76からの黒ピーク検出用パルス信号d2と、黒ピークホールド回路77からの黒ピークホールド信号e2より、黒伸張アンプ73からの映像信号c2に対して、黒ピーク期間の利得を制御し、帰線期間の利得を0とするとともに、ペデスタル期間を一定の電圧にし、利得制御された映像信号f2として加算回路74の第2の入力端子に供給する。

【0007】加算回路74は、第1の入力端子からの映像信号b2と、第2の入力端子からの映像信号f2とを加算し、映像信号g2として黒ピーク検出回路78に供給するとともに、出力端子79に導く。

【0008】黒ピーク検出回路78は、加算回路74からの映像信号g2の映像期間での黒ピークを検出するもので、黒ピーク検出用パルス信号d2が示す映像期間において、映像信号g2がペデスタルレベルよりも黒側にある場合にハイレベルの黒ピーク検出信号h2を出力する。

【0009】黒ピークホールド回路77は、黒ピーク検出信号h2がハイレベルとなった期間をホールドし、このホールドした期間を予め設定した目標値と比較し、この比較結果に基づいて、黒ピーク期間が所定の比率となるように利得制御回路75の利得を制御する黒ピークホールド信号e2を該利得制御回路75に供給する。

【0010】このような黒伸張回路の動作を図4の説明図を参照して説明する。

【0011】入力端子71に導かれた映像信号a2は、ペデスタルクランプ回路72によりペデスタルレベルを所定の値の電圧VCLにクランプされ映像信号b2に変換され、黒伸張アンプ73により、所定の電圧VSTよりも黒側の電圧が増幅され、利得制御回路75により利得が制御され、加算回路74によりペデスタルクランプ回路72からの映像信号b2と加算され映像信号g2として出力端子79に導かれる。加算回路74からの映像信号g2は、黒ピーク検出回路78及び黒ピークホールド回路77により、黒ピーク検出信号h2がハイレベルとなった期間が目標値と比較され、この比較結果に基づいて、黒ピークホールド回路77は、黒ピーク期間が所定の比率となるように利得制御回路75の利得を制御する。

【0012】これにより、図4に示すように、映像信号g2の黒の部分は、映像信号a2の黒の部分よりも黒伸

張された状態となる。

【0013】図5は、このような黒伸張回路の特性を示すグラフであり、縦軸は映像信号 g_2 の振幅 (IREユニット) を示し、横軸は映像信号 a_2 の振幅 (IREユニット) を示している。

【0014】図5において、映像信号a2の振幅が黒伸張が行われない50IREユニットよりも大きい場合には、映像信号g2の振幅は、映像信号a2の振幅と一致することになる。

【0015】映像信号a2の振幅の黒伸張が行われる50IREユニット以下の場合において、映像信号a2に黒がある場合、即ち、映像信号a2に黒ピーク期間が十分がある場合には、映像信号g2の振幅は、映像信号a2の振幅と一致することになる。また、映像信号a2に黒が浮いている場合、即ち、映像信号a2に黒ピーク期間が不十分である場合には、映像信号g2の振幅は、該映像信号g2の振幅の低下に比例して、映像信号a2の振幅よりも低い振幅に引き込まれる。

【0016】このようにして従来の黒伸張回路では映像信号の黒レベルのはらつきを補正している。

【0017】しかしながら、このような従来の黒伸張回路では、映像信号a2の暗い部分（面積）の割合に関係なく黒伸張アンプ73の黒伸張スタートポイントが一定であるとともに、黒ピーク検出回路78が映像信号g2の映像期間での黒ピークを一定のペデスタルレベルで検出し、黒ピークホールド回路77が、黒ピーク検出回路78の検出結果に基づいて、黒ピーク期間が所定の比率となるように利得制御回路75の利得を制御しているので、画面全体が暗い映像（50IRE以下程度）の映像信号a2や、暗い部分の多い映像信号a2が入力された場合には、受像管の画面全体が極端に暗くなとともに、画面の暗い部分が黒つぶれぎみになる。また、このような映像信号a2が入力されることにより、利得制御回路75の微分利得が上昇しすぎた場合には、画面の暗い部分のS/N比（信号対雑音比）が大きく悪化してしまう。

[0018]

【発明が解決しようとする課題】上記した従来の黒伸張回路においては、映像信号の暗い部分の割合に関係なく黒伸張アンプの黒伸張スタートポイントが一定であるとともに、黒ピーク検出回路が映像信号の映像期間での黒ピークを一定のペデスタルレベルで検出し、黒ピークホールド回路が、黒ピーク検出回路の検出結果に基づいて、黒ピーク期間が所定の比率となるように利得制御回路の利得を制御しているので、画面全体が暗い映像の映像信号や、暗い部分の多い映像信号が入力された場合には、受像管の画面全体が極端に暗くなるとともに、画面の暗い部分が黒つぶれぎみになる。また、このような映像信号が入力されることにより、利得制御回路の微分利得が上昇しすぎた場合には、画面の暗い部分の S/N 比が大きく悪化してしまう。

4 の問題点を除去し、映像信号
、黒伸張アンプの黒伸張スタ
ともに、利得制御回路の利得
得の最大値も設定できる黒伸

[0021]

50 らに、微分利得の最大

[0022]

【実施例】以下、本発明の実施例を図面を参照して説明する。

【0023】図1は本発明に係る黒伸張回路の一実施例を示すブロック図である。

【0024】図1において、符号11は映像增幅回路からの映像信号a1が導かれる入力端子であり、入力端子11に導かれた映像信号a1は、ペデスタルクランプ回路12に供給される。ペデスタルクランプ回路12は、供給される映像信号の直流再生を行い、ペデスタルレベルを所定の値の電圧VCLにクランプし、ペデスタルクランプされた映像信号b1として黒伸張アンプ13、黒面積検出回路14及び加算器15の第1の入力端子に供給する。

【0025】黒面積検出回路14は、ペデスタイルクランプされた映像信号b1に対して所定の電圧VX以下となる面積（映像期間に占める電圧VX以下となる期間の割合）を検出し、この検出結果の黒面積検出信号c1を黒伸張スタートポイント設定回路16、最大利得制御回路17及び検出レベル設定回路18に供給している。

【0026】黒伸張スタートポイント設定回路16は、黒面積検出信号c1に基づいて黒伸張スタートポイントの電圧VSLを設定し、この電圧VSLを示す制御信号d1を黒伸張アンプ13に供給する。

【0027】黒伸張アンプ13は、ペデスタイルクランプされた映像信号b1に対して制御信号d1が示す黒伸張スタートポイントの電圧より黒側の映像信号のみ増幅し映像信号e1として最大利得制御回路17に供給する。

【0028】最大利得制御回路17は、映像信号e1に対して、黒面積検出信号c1に基づいて黒ピーク期間の最大利得を制御し、映像信号f1として利得制御回路19に供給する。

【0029】利得制御回路19は、入力端子20からの黒ピーク検出用パルス信号g1と、黒ピークホールド回路21からの黒ピークホールド信号h1より、映像信号f1に対して、黒ピーク期間の利得を制御するとともに、帰線期間の利得を0とし、ペデスタル期間を一定の電圧にし、利得制御された映像信号i1として加算回路15の第2の入力端子に供給する。

【0030】加算回路15は、第1の入力端子からの映像信号 b_1 と、第2の入力端子からの映像信号 i_1 とを加算し、映像信号 j_1 として黒ピーク検出回路22に供給するとともに出力端子23に導く。

【0031】検出レベル設定回路18は、黒面積検出信号c1に基づいて黒ピーク検出レベルの電圧VSLを設定し、この電圧VSLを示す制御信号k1を黒ピーク検出回路22に供給する。

【0032】黒ピーク検出回路22は、加算回路15からの映像信号i1の映像期間内での黒ピークを検出する。

6
もので、黒ピーク検出用パルス信号 g_1 が示す映像期間内において、制御信号 k_1 の示す黒ピーク検出レベルよりも映像信号 j_1 が黒側にある期間にハイレベルの黒ピーク検出信号 m_1 を出力する。 m_1 は、黒ピーク検

【0033】黒ピークホールド回路2-1は、出信号m1がハイレベルとなつた期間をホールドし、このホールドした期間を予め設定した目標値と比較し、この比較結果に基づいて、黒ピーク期間が所定の比率となるように利得制御回路1-9の利得を制御する黒ピークホルダ回路2-1に供給する。

【0034】このような実施例の動作を以下に説明す

る。したがって導かれた映像信号 a_1 は、

【0035】入力端子 1 1 によりペデスタイルレベルを
ペデスタイルクランプ回路 1 2 によりペデスタイルレベルを
所定の値の電圧 VCL にクランプされ映像信号 b 1 に変換
され、黒面積検出回路 1 4 により所定の電圧 VX 以下と
なる面積が検出される。黒面積検出回路 1 4 の検出結果
の黒面積検出信号 c 1 は黒伸張スタートポイント設定回
路 1 6 、最大利得制御回路 1 7 及び検出レベル設定回路
1 8 に供給される。これにより黒伸張スタートポイント
設定回路 1 6 は黒伸張スタートポイントの電圧 VSL を設
定し、黒伸張アンプ 1 3 は黒伸張スタートポイントの電
圧 SL より黒側の映像信号 b 1 のみ増幅する。最大利得制
御回路 1 7 は黒面積検出信号 c 1 に基づいて映像信号 e
1 の黒ピーク期間の最大利得を制御する。検出レベル設
定回路 1 8 は、黒面積検出信号 c 1 に基づいて、黒ピー
ク検出回路は黒ピーク検出レベルの電圧 VDL を設定す
る。

【0036】ここで、黒伸張回路、
の映像信号 a_1 や、暗い部分の多い映像信号 a_1 が入力
された場合には、黒伸張スタートポイントの電圧 VSL が
低下し、最大利得制御回路 17 の黒ピーク期間の最大利
得が低下し、黒ピーク検出レベルの電圧 VDL が増大す
る。

【0037】 図2は図1の黒面横模出図で、す回路図である。 第号2-1はベデタルクラ

【0038】図2において、信号b1が入力端子1に導かれた映像信号はNPNであり、この入力端子3に接続されている。

トランジスタ Tr 1 の $\frac{1}{2}$ は、黒面積検出の基準となる

【0039】定電圧源 基準電圧 V_X を発生するものであり、負極端子が基準電位点に接続され、正極端子が NPN パソコン T r 2 のベースに接続される。この場合、黒面積検出回路が 3 0 I R E ユニット以下で面積を検出する場合、映像信号 b_1 の 100 I R E が $1 V$ ならば、 V_X を以下の式に示すように設定する。

[0040]

[数1]

$$VX = \frac{30}{100} \times 1V + VCL = VCL + 0.3V \quad \dots (1)$$

但し、VCLは映像信号b1のペデスタルレベルの電位である。

【0041】一方、PNPトランジスタTr3のエミッタは電源線路に接続される。PNPトランジスタTr3のベースは、PNPトランジスタTr4のベースに接続される。トランジスタTr3のコレクタは、該PNPトランジスタTr3のベースに接続されるとともに、NPNトランジスタTr1のコレクタ・エミッタ路を介して、NPNトランジスタTr5のコレクタに接続される。

【0042】PNPトランジスタTr4のエミッタは電源線路に接続される。トランジスタTr4のコレクタは、NPNトランジスタTr2のコレクタ・エミッタ路を介して、NPNトランジスタTr5のコレクタに接続される。

【0043】黒ピーク検出用パルス信号g1が導かれる入力端子32は、NPNトランジスタTr5のベースに接続されている。NPNトランジスタTr5のコレクタは抵抗R1を介して基準電位点に接続される。このような接続により、NPNトランジスタTr1, Tr2は差動アンプを構成し、NPNトランジスタTr3, Tr4はカレントミラー回路を構成し、NPNトランジスタTr5はこのような差動アンプ及びカレントミラー回路のオン、オフを行うスイッチング素子を構成している。

【0044】定電圧源VYは、上記差動アンプの出力電圧を設定する基準電圧VYを発生するものであり、負極端子が基準電位点に接続され、正極端子がNPNトランジスタTr6のベースに接続される。NPNトランジスタTr6は、コレクタが電源線路に接続され、エミッタがPNPトランジスタTr4とNPNトランジスタTr2との接続点に接続される。

【0045】PNPトランジスタTr4とNPNトランジスタTr2との接続点は、PNPトランジスタTr7のベースに接続される。PNPトランジスタTr7は、エミッタが抵抗R2を介して電源線路に接続され、コレクタがコンデンサC1を介して基準電位点に接続されるとともに抵抗R3を介して基準電位点に接続される。

【0046】NPNトランジスタTr8は、コレクタが*

$$IT = \frac{(VCC - VY)}{R2}$$

但し、VCCは電源線路の電位であり、R2は抵抗R2の抵抗値である。

【0054】このようなコレクタ電流が流れることにより、コンデンサC1が充電される。

【0055】ここで、PNPトランジスタTr7がオンしている映像期間の比率を α とし、コンデンサC1の電

*電源線路に接続され、エミッタが抵抗R4を介して基準電位点に接続されるとともに、黒面積検出回路の出力端子35に接続される。これによりNPNトランジスタTr3に接続される。これによりNPNトランジスタTr3のエミッタから出力端子に導かれる制御電圧c1

Tr8のエミッタから出力端子に導かれる制御電圧c1

御回路17、検出レベル設定回路18に導かれる。

【0047】このような黒面積検出回路の動作を具体的に説明する。

【0048】NPNトランジスタTr5のベースには、黒ピーク検出用パルス信号g1により、映像期間のみハイレベルとなるパルスが入力される。これにより、黒面

積検出回路14が帰線期間の黒レベル等の映像期間以外

の黒レベルを検出しないようにしている。

【0049】映像信号b1はNPNトランジスタTr1

のベースに供給される。

【0050】NPNトランジスタTr1のコレクタ電流は、PNPトランジスタTr3, Tr4から成るカレン

トミラー回路を介してNPNトランジスタTr3のコレ

クタ電流と比較される。

【0051】映像信号b1によるNPNトランジスタTr1

のベース電位よりNPNトランジスタTr2のベ

ース電位が高くなる場合には、NPNトランジ

ス電位（電圧VX）が高くなる。Tr1のコレクタ電流がNPNトランジスタTr2よ

り多くなり、NPNトランジスタTr7はカットオフ状

態となる。

【0052】映像信号b1によるNPNトランジスタTr2

のベース電位よりNPNトランジスタTr1のベ

ース電位が高くなる場合には、NPNトランジ

ス電位（電圧VX）が高くなる。Tr2のコレクタ電流がNPNトランジスタTr1のコレクタ電流

が多くなり、NPNトランジスタTr7はオン状態とな

が下降し、PNPトランジスタTr2には、(VCC-VY)の電圧

が印加される。よって、PNPトランジスタTr7のコレ

クタ電流ITは以下示す式となる。

【0053】

【数2】

… (2)

ンデンサC1の電圧VCを一定の
圧をVCとすると、コ
ンデンサC1への充電量と
放電量が等しくければ
ならない。これにより、以下の式
が成立する。

【0056】

【数3】

(6)

$$\frac{VC}{R_3} = \alpha \cdot \frac{(VCC - VY)}{R_2} \quad \dots (3)$$

但し、R₃は抵抗R₃の抵抗値である。

【0057】この式(3)を変形すると、以下の式が成立する。

【0058】

【数4】

$$VC = \alpha \cdot \frac{R_3}{R_2} (VCC - VY) \quad \dots (4)$$

ここで、抵抗値R₂、R₃及び(VCC-VY)は一定より、コンデンサ電圧VCは、黒面積(映像期間比率)により変化し、出力端子35の制御電圧c₁は黒面積により変化する。

【0059】これにより、黒面積検出回路14は、ペデスタルクランプされた映像信号b₁に対して所定の電圧VX以下となる面積を検出し、この検出結果の黒面積検出信号c₁を黒伸張スタートポイント設定回路16、最大利得制御回路17及び検出レベル設定回路18に供給することができる。

【0060】このような実施例によれば、黒面積検出回路14の検出結果の黒面積検出信号c₁により、黒伸張スタートポイント設定回路16が黒伸張スタートポイントの電圧VSLを設定し、最大利得制御回路17が映像信号e₁の黒ピーク期間の最大利得を制御することにより微分利得の最大値も設定し、検出レベル設定回路18が黒ピーク検出回路は黒ピーク検出レベルの電圧VDLを設定する。これにより、黒伸張回路に画面全体が暗い映像の映像信号や、暗い部分の多い映像信号が入力された場合には、黒伸張スタートポイントの電圧VSLが低下し、黒ピーク検出レベルの電圧VDLが増大するので、受像管の画面全体が極端に暗くなることを防止できるとと

10 もに、画面の暗い部分が黒つぶれぎみになるのを防止できる。また、最大利得制御回路17の黒ピーク期間の最大利得が低下することにより、画面の暗い部分のS/N比が悪化するのを防止できる。

【0061】

【発明の効果】本発明によれば、映像信号の暗い部分の割合に応じて、黒伸張アンプの黒伸張スタートポイントを設定するとともに、利得制御回路の利得を制御でき、さらに、微分利得の最大値も設定できるので、黒伸張回路に画面全体が暗い映像の映像信号や、暗い部分の多い映像信号が入力された場合に、受像管の画面全体が極端に暗くなることを防止できるとともに、画面の暗い部分が黒つぶれぎみになるのを防止でき、さらには、画面の暗い部分のS/N比が悪化するのを防止できる。

【図面の簡単な説明】

【図1】本発明に係る黒伸張回路の一実施例を示すブロック図。

【図2】図1の黒面積検出回路を具体的に示す回路図。

【図3】従来の黒伸張回路を示すブロック図。

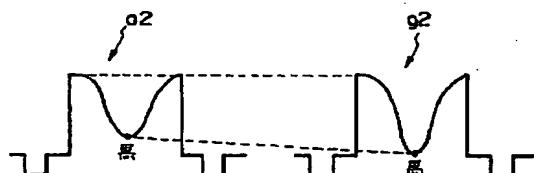
【図4】図3の黒伸張回路の動作を説明する説明図。

【図5】図3の黒伸張回路の特性を示すグラフ。

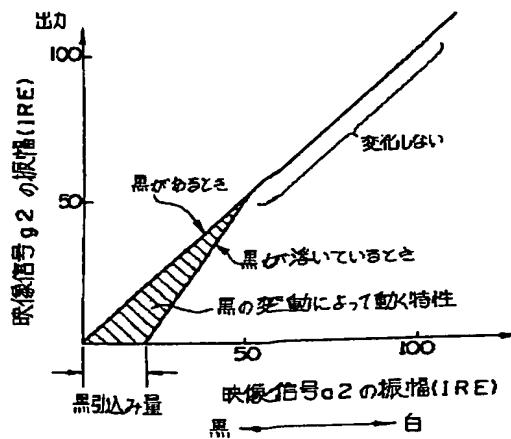
【符号の説明】

1 2	ペデスタルクランプ回路
1 3	黒伸張アンプ
1 4	黒面積検出回路
1 5	加算器
1 6	黒伸張スタートポイント設定回路
1 7	最大利得制御回路
1 8	検出レベル設定回路
30 1 9	利得制御回路
2 1	黒ピークホールド回路
2 2	黒ピーク検出回路

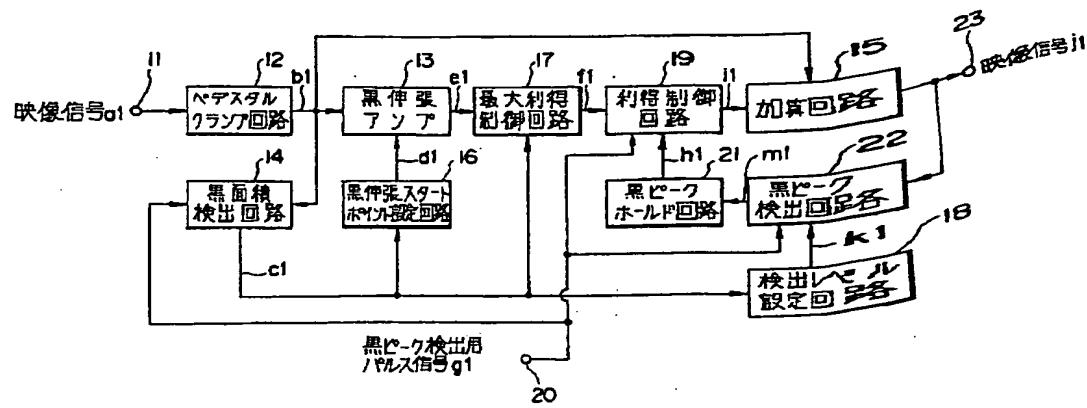
【図4】



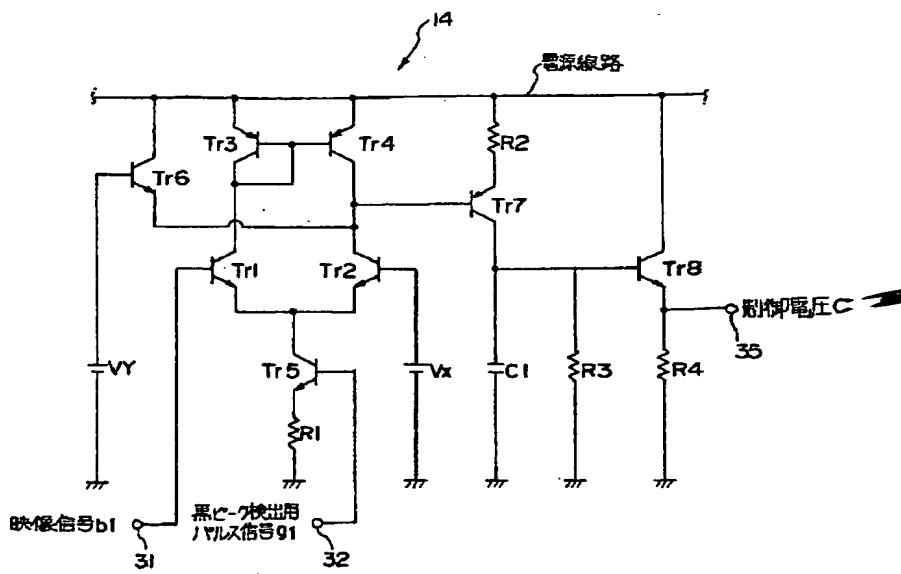
【図5】



【図 1】



【図 2】



【図3】

